

USBISP MK2

User Manual

AVRMALL http://www.avrmall.com/ AUGUST 30, 2012

Copyright (c) 2003-2012 AVRMALL All Rights Reserved.

Contents

1.	Introduction	3
2.	USB DRIVER INSTALL	4
3.	CodeVisionAVR C Complier / AVR Studio 6 Programmer 설정하기	6
4.	USBISP MK2 Supported Devices	13
5.	USBISP MK2 FAQ	14

1. Introduction(소개)

USBISP MK2 Features(특징)

- ATMEL사의 AVRISP mkll 호환가능 AVRISP 프로그래머
- AVR Studio 호환 (AVR Studio V4.11 이상, V5.0, V6.0 지원)
- CodeVisonAVR C Compiler 호환 (Ver 1.24.6 이상)
- ISP interface 가진 대부분의 AVR device 지원
- Fuse 와 Lock bit programming 지원
- 타겟 전원 1.8V ~ 5.5V에서도 프로그래밍 지원
- USB 2.0 호환
- USB port 전원사용 및 외부 전원사용
- 규격(가로x세로): 7.1cm X 4.1cm
- Connecting Interface : USB A/B Type Cable
- 6Pin or 10Pin ISP 커넥터(ISP AVR용)
- 6Pin PDI 커넥터(XMEGA AVR용)
- 6Pin TPI 커넥터(TINY AVR용)
- 6Pin Flat Cable, USB Cable(A/B) 제공
- Display : Power Led(RED), Status led(GREEN)
- MISO 12 VTG SCK 35 GMD MOSI 24 GMD GROT 56 GMD MISO 24 GMD SCK 76 GMD MISO 24 GMD MISO 94 GMD MADE IN KOREA
- USB 전원공급 : JP2 점퍼를 VCC에 꽂음 측면의 Switch : "+3.3V" 일 경우 USB 전원 사용으로 +3.3V 전원 공급 측면의 Switch : "+5V" 일 경우 USB 전원 사용으로 +5V 전원 공급
- 외부 전원공급 : JP2 점퍼를 TARGET에 꽂음

JP2 점퍼	VCC SW	전원 공급
VCC	+ 3.3V	USB 전원을 +3.3V로 변환하여 전원 공급
VCC	+ 5V	USB 전원을 +5V로 변환하여 전원 공급
TARGET	사용안함	타겟보드의 전원 공급

(외부 혹은 USB POWER 사용시 반드시 선택하여 주시기 바랍니다.)

*<mark>주의</mark> : PDI 사용시 전원은 +3.3V 선택이나 외부 타겟보드 전원을 사용하여야 함

● 사용환경

*프로그램 AVR Studio 4.0 사용 가능 AVR Studio 5.0 사용 가능 AVR Studio 6.0 사용 가능 CodeVisionAVR C Compiler (Ver 1.24.6 이상) ARDUINO S/W 사용 가능

*주의 : CodeVisionAVR C compiler Ver 1.24.7f 사용시 ISP 파라미터 값이 변경되므로 사용 금지

● 통신환경
 : 데스크탑 PC or 노트북 USB PORT

USBISP MK2 ISP CONNECTION PIN ASSIGNMENT (6PIN, 10PIN 선택사용가능)







USBISP MK2 PDI CONNECTION PIN ASSIGNMENT (ATXMEGA 사용시 필수)



PDI 연결 6PIN 사용시

USBISP MK2 TPI CONNECTION PIN ASSIGNMENT (TINY 사용시)





TPI 연결 6PIN 사용시

- ISP 연결단자 : 2가지 타입 제공 (6PIN, 10PIN)
- PDI 연결단자 : 1가지 타입 제공 (6PIN)
- TPI 연결단자 : 1가지 타입 제공 (6PIN)
- 6PIN 연결 케이블 기본제공

2. USB DRIVER INSTALL

USB DRIVER 설치 전 정상작동 확인

(USB DRIVER 설치 전 및 설치 후 테스트시 반드시 타겟보드와 연결하지 마십시오)

- USBISP MK2 의 측면에 있는 VCC SW를 타겟보드 전원에 맞게 +3.3V 또는 +5V를 선택한다.
- USBISP MK2 과 함께 제공된 USB Cable을 PC의 USB PORT에 연결합니다.
- USBISP MK2 전면부의 LED가 아래 그림과 같은 순서대로 점멸하는 것을 확인합니다.



USB DRIVER INSTALL

- AVR STUDIO V4.0 설치에는 JUNGO 드라이버를 선택 후 드라이버를 설치한다.
- AVR STUDIO V6.0/V5.0 설치에는 JUNGO 드라이버가 자동 설치된다.
- USBISP MK2 사용 도중 WIN DRIVER 에 오류가 발생하면 드라이버를 다운받아 재설치한다.
- USB DRIVER : http://www.avrmall.com 커뮤니티 내의 "개발툴"에 있습니다.

3. CodeVisionAVR C Compiler / AVR Studio6 Programmer 설정하기

USBISP MK2의 6PIN FLAT CABLE을 TARGET Board의 ISP 단자 연결

* 연결 시 주의점

- Target Board의 ISP 단자와 USBISP MK2의 연결 단자의 PIN Assignment를 반드시 확인 할 것.



- 타겟보드의 전원을 사용할 경우에는 케이스를 열고 JP2 점퍼를 TARGET 상태로 하시기 바랍니다.

- 각각의 응용프로그램 사용법은 해당 프로그램의 도움말을 참조하시기 바랍니다.

CodeVisionAVR C Compiler에서 USBISP MK2 설정하기 (Ver 1.24.6 이상)

🔐 CodeVisionAVR - uart0_rx.prj											
File	Edit	. <u>V</u> iew	Proje	ect <u>T</u> o	ols	<u>S</u> etting	s <u>W</u> indo	WS	Help		
ê	D		6	10 10	¥ [b C	10 PO		1 2 3	1	🏟 🎽 🐐
Navi	gator	Code Te	mplates	Clipbo	ar •	•					

코드비젼 컴파일러의 메뉴 "Settings"를 선택합니다.

ows <u>H</u> elp

"Settings"의 서브메뉴 "Programmer"를 선택

아래 그림과 같이 "Atmel AVR Chip Programmer Type"은 "Atmel AVRISP MkII (USB)" 선택한다.

🏘 Programmer Settings 👘 🔀
AVR Chip Programmer Type:
Atmel AVRISP MkII (USB)
ATmega169 CKDIV8 Fuse Warning
VOK XCancel ? Help

AVR Studio 6에서 USBISP MK2 설정하기(Ver 6.0)

🏶 Start F	^p age - Atr	nelStuc	lio					
<u>File</u> <u>E</u> dit	<u>V</u> iew VA	ssist⊻	<u>P</u> roject	<u>D</u> ebug	Tools	<u>W</u> indow	<u>H</u> elp	
i 🗗 • 🕀	an - 🔁 🖁		Khi	5 - (11)	(~ - 4	3 - 🕄	11 Q	
: 🔁 🖂 🖁	1 the the the test of test		. 16 . !	MI 🖬	⇔ 11	1 63	SI (I	÷ ۳

메뉴의 "Tools -> Device Programming."를 선택합니다.

		http://www	/.a∨rmall.com/	
Too	ls <u>W</u> indow <u>H</u> elp			
sile	AVR Tools Firmware	Upgrade		Ĩ
>	Command Prompt			
1.	Device Programming	li.		I
7	Add STK500,			T
	Code Snippets Mana	iger,	Ctrl+K, Ctrl+B	
	<u>A</u> dd-in Manager			
	Extension Manager.			I
	Extension Manager F	^o rofile		
	<u>E</u> xternal Tools			
	Import and Export Se	ettings		N
	<u>C</u> ustomize			
	Options			
		Tools Window Help AVR Tools Firmware Orwand Prompt Device Programming Add STK500 Code Snippets Mana Add-in Manager Extension Manager Extension Manager Extension Manager Import and Export Se Customize Options	Ittp://www Iools Window Help AVR Tools Firmware Upgrade Ormmand Prompt Device Programming Ormmand Prompt Add STK500 Orde Snippets Manager Add-in Manager Add-in Manager Extension Manager Extension Manager Profile External Tools Import and Export Settings Qptions Options	http://www.avrm all.com/ Iools Window Help AVR Tools Firmware Upgrade Command Prompt Device Programming Add STK500, Code Snippets Manager, Add-in Manager, Extension Manager, Extension Manager Profile Extension Manager Profile Import and Export Settings Quptions

선택 후 "Device Programming" 창이 띄워지면 "Tool -> AVRISP mkll"를 선택합니다.

Device Progra	mming		http://www.av	rmall.com/	? 🔀
Tool	Device	Interface	Device signature	Target Voltage	
AVRISP mkli 🔽	ATmega128A	 ISP Apply 	not read Read	Read	
COM1			11		
STK500	-				
AVRISP mkli					
Avn Simulator					
		Select tool	, device and interface	a:	

"Device -> ATmega128A(타겟보드에 장착된 MCU)"를 선택합니다.



"Interface -> ISP"를 선택한 후에 "Apply"를 누릅니다.

Device Programming				http://www.avrmall.com/				?
Tool	Device	Interface		Device signature		Target Vo	oltage	
AVRISP mkli 🐱	ATmega128A	▼ ISP ▼	Apply	not read	Read		Read	

"Device signature"에서 "Read"를 눌러 칩 고유번호를 읽을 수 있습니다. 선택한 디바이스와 타겟보드의 MCU가 동일한지를 체크합니다.

AVRISP mkll (00020	10012345) – D	evice Programmir	ng l	http://www.a	a∨rmall.com/	? 🔀
Tool Devic AVRISP mkll 🗸 ATn	ce nega128A 🔻	Interface ISP 💽 Apply	Device sig 0x1E9702	inature Read	Target Voltage 3,3 V Rea	d
Interface settings Tool information Device information	The ISP Clock	<pre></pre>	ower than 1/4	of frequency t	ne device is opera	125 kHz ting on,
Fuses					[Set

"Interface settings"를 누르면 USBISP MK2의 ISP Clock의 설정을 변경할 수 있습니다. 기본값은 125kHz이며 이 값을 조절하면 라이팅 속도를 빠르게 느리게 할 수 있습니다. 설정값은 최대 (시스템 클럭/4) 까지 속도 조절이 가능합니다. 예) 16MHz / 4 = 4MHz 4MHz로 설정가능 합니다.

AVRISP mkll (0002)	00012345) - Device Program	nming http://www	.avrmall.com/ 🛛 🛛 🛛 🔀
Tool Devi AVRISP mkll 🗸 ATr	ce Interface nega128A • ISP • Ap;	Device signature 0y 0x1E9702 Read	Target Voltage d 3,3 V Read
Interface settings Tool Information	- ISP Clock	Ó	125 kHz
Device information Memories Fuses		be lower than 1/4 of frequency	Set

AVRISP mkll (0002	00012345) – Device Pro	gramming http://www.avrmall.com/ ?	
Tool Dev AVRISP mkli 🗸 AT	ice Interface mega128A • ISP •	Device signature Target Voltage Apply 0x1E9702 Read 3,3 V Read	
Interface settings Tool information	AVRISP mkll Debug host	127,0,0,1	
Device information Memories	Debug port Serial number Connection	3651 000200012345 com, atmel, avrdbg, connection, jungousb	
Fuses Lock bits	Firmware Version Hardware Version	1.11 0	
Production file	External Link:	Copy to clipbo	ard

"Tool information"를 누르면 USBISP MK2의 정보를 볼 수 있습니다.

"Device information"를 누르면 타겟보드의 MCU의 정보를 볼 수 있습니다.

AVRISP mkll (0002	00012345) - Device	Programmir	ng http://w	ww.avrmall.com/	? 🔀
Tool Dev AVRISP mkli 🗸 AT	ice Interfi mega128A • ISP	ace	Device signature	Target Voltage Read 3.3 V Read)
Interface settings Tool information Device information	Detected Device Device name Device signature	ATmega128A 0x1E9702			
Memones Fuses Lock bits Production file	Datasheet Informatio CPU Flash size EEPROM size SRAM size VCC range Maximum speed	n	ATme 8-b 128 4 K 63 k 2,7 -	ga128A it AVR Kbytes bytes bytes 5,5 V VA	
	External links	on 🛞 Datas	heets	Copy to	clipboard

"Memories"를 누르면 타겟보드의 MCU의 데이터를 읽고 쓰고 지울 수 있습니다. "Erase now"를 누르면 타겟보드의 MCU의 데이터를 지웁니다. Flash에 HEX파일을 선택한 후 "Program" 버튼을 눌러 라이팅합니다. Flash에 "Verify" 버튼을 눌러 타겟보드의 MCU의 데이터와 PC의 데이터를 비교합니다. Flash에 "Read" 버튼을 눌러 타겟보드의 MCU의 데이터를 읽어서 HEX파일을 저장합니다.

EEPROM에 HEX파일을 선택한 후 Program 버튼을 눌러 라이팅합니다. EEPROM에 "Verify" 버튼을 눌러 타겟보드의 MCU의 데이터와 PC의 데이터를 비교합니다. EEPROM에 "Read" 버튼을 눌러 타겟보드의 MCU의 데이터를 읽어서 EEP파일(HEX파일)을 저장합니다.

AVRISP mkll (0002	00012345) - Device Programmi	ng http://www.avrmall.com/	? 🔀
Tool Devi AVRISP mkli 🗸 AT	ice Interface mega128A • ISP • Apply	Device signature Target Voltage 0x1E9702 Read 3,3 V Read	
Interface settings Tool information	Device Erase Chip 🗸 Erase now Flash (128KB)		
Memories Fuses Lock bits	Erase device before programming	Program Verify Rea	id
Production file	Verify EEPROM after programmin	g Program Verify Rea	✓ …ad…

"Fuses"를 누르면 타겟보드의 MCU의 퓨즈비트 읽고 쓸 수 있습니다. Fuse Name에 맞게 Value 값을 조절합니다. Value 값은 데이터쉬트를 참조하여 설정합니다. "Program"를 누르면 타겟보드의 MCU에 설정된 퓨즈비트를 저장합니다. "Verify"를 누르면 타겟보드의 MCU에 설정된 퓨즈비트와 PC값을 비교합니다. "Read"를 누르면 타겟보드의 MCU에 설정된 퓨즈비트를 읽어 옵니다.

AVRISP mkll (0002	200012345) - Device Programm	ning http://www.avrmall.com/ 🛛 🛛 🔀
Tool Dev AVRISP mkll 👽 AT	rice Interface Tmega128A v ISP v Apply	Device signature Target Voltage 0x1E9702 Read 3,3 V Read
Interface settings Tool information Device information Memories Fuses	Fuse Name Va V M103C	iue
LOCK bits Production file	Ø BOO TSZ 4096W_F000 • Ø BOO THST Ø Ø CKOPT Ø Ø BOD LEVEL 4 V0 •	×
	Fuse Register Value EXTENDED 0xFF HIGH 0xD8 LOW 0x3F	
	 ✓ Auto read ✓ Verify after programming 	Copy to clipboard Program Verify Read

"Lock bits"를 누르면 타겟보드의 MCU의 락비트 읽고 쓸 수 있습니다. Lock Bit에 맞게 Value 값을 조절합니다. Value 값은 데이터쉬트를 참조하여 설정합니다. "Program"를 누르면 타겟보드의 MCU에 설정된 락비트를 저장합니다. "Verify"를 누르면 타겟보드의 MCU에 설정된 락비트와 PC값을 비교합니다. "Read"를 누르면 타겟보드의 MCU에 설정된 락비트를 읽어 옵니다. 락비트가 설정시 Flash에 프로그램시에는 Chip Erase를 한 후에 락비트를 변경할 수 있다.

AVRISP mkll (0002	200012345) - Devi	ce Programmi	ng http://w	ww.a∨rmall.com/	? 🔀
Tool Dev AVRISP mkll 👽 A1	vice Int Fmega128A - IS	erface P 💽 Apply	Device signature 0x1E9702	Target Voltage Read 3,3 V	
Interface settings Tool information Device information Memories Fuses	Lock Bit Val	ue CK • CK • CK •			
Lock bits					
FIGUELION ME	Lock Bit Register	Value 0xFF			
	✓ Auto read ✓ Verify after progr To clear lockbits, u	amming se Erase Device o	n the Memories page,	Copy to clip ogram Verify	oboard Read

"Production file"를 누르면 타겟보드의 MCU에 순차적으로 프로그램을 라이팅하여 설정합니다. ELF 프로덕션 파일을 선택 후 "Program" 버튼을 누르면 선택된대로 라이팅을 합니다. 이 탭은 생산시에 동일한 파일을 라이팅할 때 사용합니다.

ool Devi AVRISP mkli 💽 ATi	ice Interface mega128A • ISP • Apply	Device signature 0x1E9702 Read	Target Voltage 3,3 V Read
Interface settings Tool information Device information Memories Fuses Lock bits	Program device from ELF production Program device from ELF production Program Flash EEPROM Fuses Lock bits Verify Device ID	file	v (
Production file	Erase memory before programmin Verify programmed content	g	Program Verify
	File Content File: Not found		

4. USBISP MK2 Supported Devices

<ISP MODE>

ATmega1280 ATmega1281 ATmega1284P ATmega1284 ATmega128A ATmega128RFA1 ATmega128 ATmega162 ATmega164A ATmega164PA ATmega164P ATmega165A ATmega165PA ATmega165P ATmega168A ATmega168PA ATmega168P ATmega168P ATmega169A ATmega169PA ATmega169P ATmega16A ATmega16HVBrevB ATmega16HVB ATmega16M1 ATmega16U2 ATmega16U4 ATmega16 ATmega2560 ATmega2561 ATmega324A ATmega324PA ATmega324P ATmega3250A ATmega3250P ATmega3250 ATmega325A ATmega325P ATmega325P ATmega328P ATmega329 ATmega3290 ATmega3200 ATmega329A ATmega329PA ATmega329P ATmega329 ATmega3204 ATmega32C1 ATmega32HVBrevB ATmega32HVB ATmega32M1 ATmega32U2 ATmega32U4 ATmega644PA ATmega644P ATmega644 ATmega6450A ATmega6450P ATmega6450 ATmega645A ATmega644P ATmega645 ATmega6450A ATmega6450P ATmega6450 ATmega645A ATmega645P ATmega645 ATmega6490P ATmega6490P ATmega6490 ATmega645A ATmega645P ATmega649 ATmega648A ATmega6420 ATmega6490 ATmega645A ATmega645P ATmega645 ATmega6450A ATmega6450P ATmega6450 ATmega645A ATmega645P ATmega645 ATmega6450A ATmega6450P ATmega6450 ATmega645A ATmega645P ATmega645 ATmega6450A ATmega6450P ATmega6490 ATmega645A ATmega645P ATmega645 ATmega6450A ATmega6450P ATmega6450 ATmega645A ATmega645P ATmega6459 ATmega6450A ATmega6450P ATmega6450 ATmega645A ATmega645P ATmega6459 ATmega6450 ATmega6450P ATmega6450 ATmega645A ATmega645P ATmega6459 ATmega6450 ATmega6450 ATmega6450P ATmega6450 ATmega645A ATmega645P ATmega6459 ATmega6450 ATmega6450 ATmega6450A ATmega6450A ATmega6450 ATmega6450 ATmega6450 ATmega6450 ATmega6450 ATmega6450 ATmega6459 ATmega6459 ATmega6450 ATmega8515 ATmega8535 ATmega88A ATmega88P ATmega88 ATmega88 ATmega802 ATmega8

ATtiny13A ATtiny13 ATtiny1634 ATtiny167 ATtiny2313A ATtiny2313 ATtiny24A ATtiny24 ATtiny25 ATtiny261A ATtiny261 ATtiny26 ATtiny4313 ATtiny43U ATtiny44A ATtiny44 ATtiny45 ATtiny461A ATtiny461 ATtiny48 ATtiny828 ATtiny84A ATtiny84 ATtiny85 ATtiny861A ATtiny87 ATtiny88

AT90CAN128 AT90CAN32 AT90CAN64 AT90PWM161 AT90PWM1 AT90PWM216 AT90PWM2B AT90PWM316 AT90PWM3B AT90PWM81 AT90USB1286 AT90USB1287 AT90USB162 AT90USB646 AT90USB647 AT90USB82 ATA6285 ATA6286

<PDI MODE>

ATxmega128A1U ATxmega128A1 ATxmega128A3U ATxmega128A3 ATxmega128A4U ATxmega128B1 ATxmega128B3 ATxmega128C3 ATxmega128D3 ATxmega128D4 ATxmega16A4U ATxmega16A4 ATxmega16C4 ATxmega16D4 ATxmega192A3U ATxmega192A3 ATxmega192C3 ATxmega192D3 ATxmega256A3BU ATxmega256A3B ATxmega256A3U ATxmega256A3 ATxmega256C3 ATxmega256D3 ATxmega32A4U ATxmega32A4 ATxmega32C4 ATxmega32D4 ATxmega384C3 ATxmega384D3 ATxmega64A1U ATxmega64A1 ATxmega64A3U ATxmega64A3 ATxmega64A4U ATxmega64B1 ATxmega64B3 ATxmega64C3 ATxmega64D3 ATxmegaD4

<TPI MODE>

ATtiny4 ATtiny5 ATtiny9 ATtiny10 ATtiny20 ATtiny40

5. USBISP MK2 FAQ

저희 사이트에서 판매되는 제품류(Board Type Module, ISP Programmer)는 제품 판매 이전에 자체 테스트를 거친 후 판매되고 있습니다.

▶ USB DRIVER 설치가 정상적으로 되지 않은 경우



장치 관리자에서 옆의 그림과 달리 USB DRIVER 설치가 정상적으로 되지 않은 경우로 USB DRIVER를 다시 설치하셔야 합니다.

- 1) USBISP MK2의 전원공급 여부를 확인합니다.
 - 타겟보드의 전원을 사용시 USBISP MK2 의 내부 JP2 점퍼를 "TARGET" 설정합니다.
 - USB 전원사용시 JP2 점퍼를 "VCC"로 설정한 후 +3.3V 또는 +5V를 선택합니다.
- 2) USBISP MK2에 제공되는 6핀 케이블과 타겟보드 와의 연결이 올바른지 확인합니다. (PIN ASSIGNMENT 확인하기)

타겟보드의 디바이스에 맞게 ISP/PDI/TPI 커넥터에 플랫케이블이 연결되었는지 확인한다.

3) AVR Studio6에서 사용할 아래와 같은 경고 메시지가 나올 경우

🍣 Info	
į)	Unable to enter programming mode, Please verify device selection, interface settings, target power and connections to the target device,
⊙ Details	
	Close

타겟보드와 분리 후 이전 장에서 설명한 것을 다시 한번 확인하여 주시기 바라며. 테스트 할 수 있는 다른 타겟보드가 있으시면 다른 타겟보드로 테스트 하여 주시기 바랍니다.

위와 같은 경우 발생 시 타겟보드와 분리하여 자체 테스트를 해주시기 바랍니다. (타겟보드 없이 AVR Studio 연결 시 Fuses, LockBits, Program 탭에서 위와 같은 경고 메시지가 발생할 수 있습니다.)

※자주 묻는 질문 - ISP 동작이 안 될 때

디바이스 선택이 제대로 되어있는지 확인을 합니다.

- Lock bit를 라이팅 한 경우 Verify 등이 동작을 하지 않습니다. 칩을 지운 후 다시 사용해야 합니다.
- ISP의 속도가 너무 빨라서 동작이 안 될 경우 프로그래머의 Board 탭을 눌렀을 때 메세지 창에 SD = 0 으로 나타나면 가장 빠르게 설정이 되어있는 것입니다. 타겟 MCU의 클럭 주파수가 낮거나 내부 1Mhz 로 동작할 경우 ISP Freq를 57.6 Khz (SD=2) 이하로 설정하여 퓨즈의 클럭 부분을 고속으로 세팅한 후에 는 다시 ISP Clock(Freq)을 높은 것으로 설정하여 고속으로 사용할 수 있습니다.
- 타겟 MCU 의 CKOPT 퓨즈를 잘못 설정하여 외부 크리스탈이 동작을 하지 않을 경우. CLK 입력 단자(T1)에 오실레이터를 연결하여 퓨즈 비트를 재 설정한 후 사용합니다.
- 타겟 MCU 의 SPIEN 비트가 해제 되어있는 경우 ISP 동작이 안됩니다. JTAG 로 연결하여 SPIEN 을 설정하면 다시 ISP를 사용할 수 있습니다.